

Mikroişlemci Sistemleri Kitabı 1.Baskı İçin Düzeltmeler

Not: Aşağıda verilen düzeltmelerde değişen kısımlar altı çizili kalın yazı biçiminde gösterilmiştir.

Sayfa 17 Örnek 1'de

b31	b30	...	b23	b22	b0
0	10000100	(1.)	011011100100000000000000			

$FPN_2 = 0100001000110111001000000000000_2 = 42372000h$

Sayfa 20 Tablo 2-2'de ondalık 2 sayısının 3-fazla kodu **0101** olarak düzeltilacaktır.

Sayfa 34 Tablo 3-4'de en alttaki açıklama L= Yüksek **Z** = Yüksek olarak düzeltilacaktır.

Sayfa 61 Şekil 6-8'de şekilde verilen S0-S3 giriş değeri **S0-S2** olarak düzeltilacaktır.

Sayfa 90 Şekil 7-29'un açıklaması **Yazma** ve Şekil 7-30'un açıklaması **Okuma** olarak düzeltilacaktır.

Sayfa 102 Örnek 7-1'deki 2KB RAM blok diyagramında D0-D7 veri yolu genişliği **4** değil **8** olacaktır.

Sayfa 114 Başlık 8.1.2'deki **olmakta** kelimesi **olmakla** olarak düzeltilacaktır.

Sayfa 154-155 Örnek 10-1. Bellek Haritası yanda verilen şekilde düzeltilcektir.

Çözüm 10-1.a) Tablonun G/Ç 2 kısmındaki 4FFF olarak verilen adres aralığının sonu **47FF** olarak değiştirilecektir.

Sayfa 168 INC Bellek içeriğini... **azalt** kelimesi **artır** olacaktır.

Sayfa 175 Örnek 12-7'de **İşlemeden sonra bellek ...**

B=28H

SP=00FFH olur.

Sayfa 183 Örnek 12-26 **EORA** 80H,X olacaktır.

Sayfa 188 Örnek 12-41'de Son satırlar

İşlemeden önce bellek ... A= **83H** olsun.

İşlemeden sonra bellek ... (M) = 40H, A = **83H** olarak kalır.

Sayfa 227 Örnek Pr. 14-8'de Şekil 14-6'da programda

STX BOYUT

BNE **TOP1** olarak düzeltilcektir.

Sayfa 239 Örnek Pr. 14-19'da Bellek gözlerinin ilk durumu

Sayfa 269 Tablo 17-1'de 6840, (PTM)

Sayfa 273 6821 PIA 'nın Programlanmasında en son program parçasında:

STAA PIADDR ;A portunun bütün uçları **giris** yapmak için gerekli veri....

Sayfa 277 Örnek Pr. 17-1'nin Çözüm kısmındaki programda ilk iki satır:

ACIACR: EQU 08000H ;**Durum** ve Kontrol yazmacının adresi

ACIADR: EQU 08001H ;Veri alma ve **Veri gönderme** yazmacının adresi

Sayfa 288 KAPX: LDAA **TUS,X** olarak düzeltilcektir.

Sayfa 295-296 L1: etiketinden sonraki JSR BEK1 komutundan önce ve sonra eklenecek

satırlar: **STX 60H** ;**X dizin yazmacının bellekte saklanması**

JSR BEK1 ;yazılanı gözün algılaması için bekleme alt programı

LDX 60H ;**X dizin yazmacının bellekten geri alınması**

Sayfa 296 Sayfa 295'de yapılan düzeltmelerden sonra derlendiğinde çıkış dosyasında **STX 60H** ve

LDX 60H komutları ve L2: etiketinden önce **BEK1: LDX #1023** satırı eklenecektir.

Sayfa 301-302 programdaki sf 301'de 4,10,23. ve sf 302'de 11. satırdaki AND komut satırları:

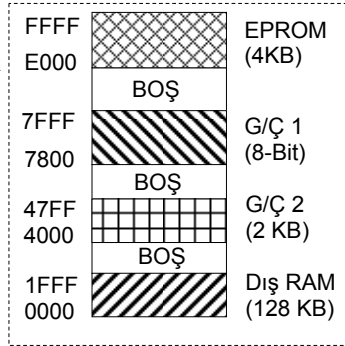
ANDA #01110000B ;PA4-PA6 uçlarından okunan verinin elde edilmesi

Sayfa 316 4.satırdaki komut "JSR **EXPINS**"

Sayfa 317 EXPINT: etiketinden bir sonraki satırdaki komut "STAB **TNCNT**"

Sayfa 318 TPR: etiketindeki komut **CMPA # "a"** ve iki satır sonraki komut **CMPA # "z"**

Sayfa 320 Problemlerde "5) Yanda", " **5) Problem 2'de** " şeklinde düzeltilcektir.



(0000)= 85
(0001)= 23
: :
(00FE)= 95
(00FF)= 54
: :
(1000)= 75
(1001)= 62
: :
(10FE)= 41
(10FF)= 35

Mikroişlemci Sistemleri Kitabı 1.Baskı İçin Düzeltmeler

Not: Aşağıda verilen düzeltmelerde değişen kısımlar altı çizili kalın yazı biçiminde gösterilmiştir.

Sayfa 17 Örnek 1'de

b31	b30	...	b23	b22	b0
0	10000100	(1.)	011011100100000000000000			

$FPN_2 = 0100001000110111001000000000000_2 = 42372000h$

Sayfa 20 Tablo 2-2'de ondalık 2 sayısının 3-fazla kodu **0101** olarak düzeltilcektir.

Sayfa 34 Tablo 3-4'de en alttaki açıklama L= Yüksek **Z** = Yüksek olarak düzeltilcektir.

Sayfa 61 Şekil 6-8'de şekilde verilen S0-S3 giriş değeri **S0-S2** olarak düzeltilcektir.

Sayfa 90 Şekil 7-29'un açıklaması **Yazma** ve Şekil 7-30'un açıklaması **Okuma** olarak düzeltilcektir.

Sayfa 102 Örnek 7-1'deki 2KB RAM blok diyagramında D0-D7 veri yolu genişliği **4** değil **8** olacaktır.

Sayfa 114 Başlık 8.1.2'deki **olmakta** kelimesi **olmakla** olarak düzeltilcektir.

Sayfa 154-155 Örnek 10-1. Bellek Haritası yanda verilen şekilde düzeltilcektir.

Çözüm 10-1.a) Tablonun G/Ç 2 kısmındaki 4FFF olarak verilen adres aralığının sonu **47FF** olarak değiştirilecektir.

Sayfa 168 INC Bellek içeriğini... **azalt** kelimesi **artır** olacaktır.

Sayfa 175 Örnek 12-7'de **İşlemeden sonra bellek ...**

B=28H

SP=00FFH olur.

Sayfa 183 Örnek 12-26 **EORA** 80H,X olacaktır.

Sayfa 188 Örnek 12-41'de Son satırlar

İşlemeden önce bellek ... A= **83H** olsun.

İşlemeden sonra bellek ... (M) = 40H, A = **83H** olarak kalır.

Sayfa 227 Örnek Pr. 14-8'de Şekil 14-6'da programda

STX BOYUT

BNE **TOP1** olarak düzeltilcektir.

Sayfa 239 Örnek Pr. 14-19'da Bellek gözlerinin ilk durumu

Sayfa 269 Tablo 17-1'de 6840, (PTM)

Sayfa 273 6821 PIA 'nın Programlanmasında en son program parçasında:

STAA PIADDR ;A portunun bütün uçları **giris** yapmak için gerekli veri....

Sayfa 277 Örnek Pr. 17-1'nin Çözüm kısmındaki programda ilk iki satır:

ACIACR: EQU 08000H ;**Durum** ve Kontrol yazmacının adresi

ACIADR: EQU 08001H ;Veri alma ve **Veri gönderme** yazmacının adresi

Sayfa 288 KAPX: LDAA **TUS,X** olarak düzeltilcektir.

Sayfa 295-296 L1: etiketinden sonraki JSR BEK1 komutundan önce ve sonra eklenecek

satırlar: **STX 60H** ;**X dizin yazmacının bellekte saklanması**

JSR BEK1 ;yazılanı gözün algılaması için bekleme alt programı

LDX 60H ;**X dizin yazmacının bellekten geri alınması**

Sayfa 296 Sayfa 295'de yapılan düzeltmelerden sonra derlendiğinde çıkış dosyasında **STX 60H** ve

LDX 60H komutları ve L2: etiketinden önce **BEK1: LDX #1023** satırı eklenecektir.

Sayfa 301-302 programdaki sf 301'de 4,10,23. ve sf 302'de 11. satırdaki AND komut satırları:

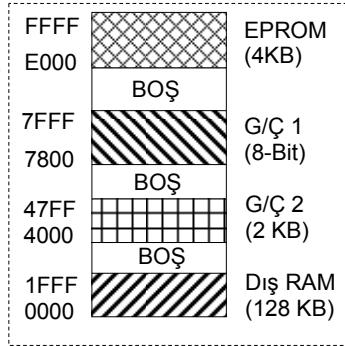
ANDA #01110000B ;PA4-PA6 uçlarından okunan verinin elde edilmesi

Sayfa 316 4.satırdaki komut "JSR **EXPINS**"

Sayfa 317 EXPINT: etiketinden bir sonraki satırdaki komut "STAB **TNCNT**"

Sayfa 318 TPR: etiketindeki komut **CMPA # "a"** ve iki satır sonraki komut **CMPA # "z"**

Sayfa 320 Problemlerde "5) Yanda", " **5) Problem 2'de** " şeklinde düzeltilcektir.



(0000)= 85
(0001)= 23
: :
(00FE)= 95
(00FF)= 54
: :
(1000)= 75
(1001)= 62
: :
(10FE)= 41
(10FF)= 35