

LOJİK DEVRE TEMELLERİ LAB. DENEY PROGRAMI 2017G					
Hafta	Deneyin Konusu	Tarih	Saat	Grup	Deney
1	DERS	19.09.2017			
2	DERS	26.09.2017			
3	Giriş, Grupların Belirlenmesi Deneylerle İlgili Genel Bilgiler ve Uyarılar Deneyler İçin Malzeme Listesi Deneylerde Dikkat Edilmesi Gereken Konular Analog ve Dijital Elektronik Eğitim Sisteminin Tanıtımı	03.10.2017	10:00	1	
		03.10.2017	12:00	2	
4	Deney 1 (D1) Lojik Kapılar ve Lojik Gerilim Seviyeleri	10.10.2017	10:00	1A	1
		10.10.2017	12:00	2A	1
5	Deney 1 (D1) Lojik Kapılar ve Lojik Gerilim Seviyeleri	17.10.2017	10:00	1B	1
		17.10.2017	12:00	2B	1
6	Deney 2 Lojik Devre Analizi	24.10.2017	10:00	1A	2
		24.10.2017	12:00	2A	2
7	Deney 2 Lojik Devre Analizi	31.10.2017	10:00	1B	2
		31.10.2017	12:00	2B	2
8	YIL İÇİ SINAVI	07.11.2017 07.11.2017			
9	Deney 3 (D4,D5) Aritmetik İşlem Devreleri (Toplama/Çıkarma)	14.11.2017	10:00	1A	3
		14.11.2017	12:00	2A	3
10	Deney 3 (D4,D5) Aritmetik İşlem Devreleri (Toplama/Çıkarma)	21.11.2017	10:00	1B	3
		21.11.2017	12:00	2B	3
11	Deney 4 (D2) Kod Çözücü ve Kodlayıcı Devreler (Decoder/Encoder)	28.11.2017	10:00	1A	4
		28.11.2017	12:00	2A	4
12	Deney 4 (D2) Kod Çözücü ve Kodlayıcı Devreler (Decoder/Encoder)	05.12.2017	10:00	1B	4
		05.12.2017	12:00	2B	4
13	YIL İÇİ SINAVI				
14	Deney 5 (D3) Seçici ve Dağıtıcı Devreler (MUX/DEMUX)	19.12.2017	10:00	1A	5
		19.12.2017	12:00	2A	5
15	Deney 5 (D3) Seçici ve Dağıtıcı Devreler (MUX/DEMUX)	26.12.2017	10:00	1B	5
		26.12.2017	12:00	2B	5