

LOJİK DEVRELER LAB. DENEY PROGRAMI

Hafta	Deneğin Konusu	Deneđ Sunumu	Saat	Rapor Teslim	Saat	Grup
1	Deneđ 0: Lojik Devre Laboratuvarına Giriş Deneđlerle İlgili Genel Bilgiler ve Uyarılar Deneđler İin Malzeme Listesi	10.03.2021	13:00			
2	Deneđlerde Dikkat Edilmesi Gereken Konular Analog ve Dijital Elektronik Eđitim Sisteminin Tanıtımı	17.03.2021	13:00			
3	Deneđ 1:Lojik Kapıların Lojik Gerilim Seviyeleri Deneđ 2:Kod Dönüřtürücü ve Kodlayıcı Tasarımı	24.03.2021	13:00	24.03.2021		
4	Deneđ 3:Paralel Toplama Devresi Tasarımı	31.03.2021	13:00	31.03.2021		
5	Deneđ 4: Tümleřik Paralel Toplayıcı ve EPROM Devreleri	7.04.2021	13:00	7.04.2021		
6	Deneđ 5: Seici ve Kod Çözücü İle Uygulamalar	14.04.2021	13:00	14.04.2021		
7	Deneđ 6: Asenkron Sayıcılar	21.04.2021	13:00	21.04.2021		
	WinCUPL: PLD'ler için tasarım yazılımı.					
8	YIL İİ SINAV HAFTASI	28.04.2021				
9	Deneđ 7: Ardışıl Devre Analizi	5.05.2021	13:00	5.05.2021		
	Deneđ 8: Ardışıl Devre Sentezi (Dizi Algılayıcı)	5.05.2021		19.05.2021		
9	Proje Konu Dađıtımı	<u>5.05.2021</u>				
10	Ramazan Bayramı	12.05.2021				
11	19 Mayıs Atatürk'ü Anma, Gençlik ve Spor Bayramı	19.05.2021				
12	Deneđ 9: Ardışıl Lojik Devrelerde Blok Tasarım	26.05.2021	13:00	26.05.2021		
13	Proje Teslimi			<u>2.06.2021</u>		
14	Deneđ 10: Deneđ Tasarlama	2.06.2021	13:00	9.06.2021		